

МИНИСТЕРСТВО ОБРАЗОВАНИЯ И НАУКИ РОССИЙСКОЙ ФЕДЕРАЦИИ  
ФЕДЕРАЛЬНОЕ ГОСУДАРСТВЕННОЕ БЮДЖЕТНОЕ ОБРАЗОВАТЕЛЬНОЕ УЧРЕЖДЕНИЕ  
ВЫСШЕГО ОБРАЗОВАНИЯ  
«БЕЛГОРОДСКИЙ ГОСУДАРСТВЕННЫЙ  
ТЕХНОЛОГИЧЕСКИЙ УНИВЕРСИТЕТ им. В.Г.ШУХОВА»  
(БГТУ им. В.Г. Шухова)



**РАБОЧАЯ ПРОГРАММА**  
**дисциплины**

**Организация ЭВМ и вычислительных систем**

Направление подготовки:  
09.03.01 Информатика и вычислительная техника

профиль подготовки:  
Вычислительные машины, комплексы, системы и сети

Квалификация (степень)  
бакалавр

Форма обучения  
очная


**Институт Информационных технологий и управляющих систем**

**Кафедра Программного обеспечения вычислительной техники и  
автоматизированных систем**

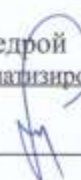
Белгород – 2016

Рабочая программа составлена на основании требований:

- Федерального государственного образовательного стандарта высшего образования по направлению подготовки 09.03.01 «Информатика и вычислительная техника» (уровень бакалавриата), утверждённого приказом Министерства образования и науки Российской Федерации № 5 от 12 января 2016 г.
- плана учебного процесса БГТУ им. В.Г. Шухова по направлению подготовки 09.03.01 «Информатика и вычислительная техника», профиль «Вычислительные машины, комплексы, системы и сети».

Составитель: к.ф.-м.н.  (О.В. Осипов)  
(ученая степень и звание, подпись) (инициалы, фамилия)

Рабочая программа согласована с выпускающей кафедрой  
Программного обеспечения вычислительной техники и автоматизированных систем

Заведующий кафедрой: к.т.н., доцент  (В.М. Поляков)  
(ученая степень и звание, подпись) (инициалы, фамилия)

« 11 » 03 2016 г.

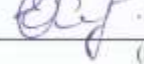
Рабочая программа обсуждена на заседании кафедры  
Программного обеспечения вычислительной техники и автоматизированных систем

« 11 » 03 2016 г., протокол № 7

Заведующий кафедрой: к.т.н., доцент  (В.М. Поляков)  
(ученая степень и звание, подпись) (инициалы, фамилия)

Рабочая программа одобрена методической комиссией института  
Информационных технологий и управляющих систем

« 24 » 03 2016 г., протокол № 7

Председатель: к.т.н., доцент  (Ю.И. Солопов)  
(ученая степень и звание, подпись) (инициалы, фамилия)

## 1. ПЛАНИРУЕМЫЕ РЕЗУЛЬТАТЫ ОБУЧЕНИЯ ПО ДИСЦИПЛИНЕ

Формируемые компетенции			Требования к результатам обучения
№	Код компетенции	Компетенция	
<b>Общепрофессиональные</b>			
1	ОПК-3	способность разрабатывать бизнес-планы и технические задания на оснащение отделов, лабораторий, офисов компьютерным и сетевым оборудованием	<p>В результате освоения дисциплины обучающийся должен</p> <p><b>Знать:</b></p> <ul style="list-style-type: none"> <li>– общие принципы построения вычислительных систем различного назначения;</li> <li>– принципы организации сетевого взаимодействия внутри вычислительных комплексов, состоящих из нескольких ЭВМ.</li> </ul> <p><b>Уметь:</b></p> <ul style="list-style-type: none"> <li>– разрабатывать технические задания на оснащение отделов, лабораторий, офисов компьютерным и сетевым оборудованием.</li> </ul> <p><b>Владеть:</b></p> <ul style="list-style-type: none"> <li>– навыками работы с программным обеспечением для моделирования вычислительных систем;</li> <li>– навыками построения бизнес-планов и технических заданий в графических и текстовых редакторах.</li> </ul>
2	ОПК-4	способность участвовать в настройке и наладке программно-аппаратных комплексов	<p>В результате освоения дисциплины обучающийся должен</p> <p><b>Знать:</b></p> <ul style="list-style-type: none"> <li>– принципы работы процессора с целыми и вещественными числами;</li> <li>– принципы структурной организации вычислительных систем;</li> <li>– структуру вычислительной системы с общей шиной;</li> <li>– режимы адресации и преобразования виртуальных адресов в физические;</li> <li>– структурную и функциональную организацию процессора, основные стадии прохождения команды и организацию конвейерной работы узлов процессора;</li> <li>– принципы организации памяти различных уровней;</li> <li>– организацию ввода-вывода и прерываний в ЭВМ.</li> </ul> <p><b>Уметь:</b></p> <ul style="list-style-type: none"> <li>– определять, какие действия выполняет команда процессора по её машинному коду;</li> <li>– выполнять арифметические и логические операции над числами, используя команды процессора и сопроцессора;</li> <li>– организовать ввод и вывод данных в память ЭВМ в соответствии с требуемым форматом;</li> <li>– организовать программную обработку прерываний.</li> </ul>

			<p><b>Владеть:</b></p> <ul style="list-style-type: none"> <li>– навыками работы с программным обеспечением для замера производительности и технического состояния вычислительной системы;</li> <li>– навыками настройки и конфигурирования ЭВМ.</li> </ul>
Профессиональные			
1	ПК-6	способность подключать и настраивать модули ЭВМ и периферийного оборудования	<p>В результате освоения дисциплины обучающийся должен</p> <p><b>Знать:</b></p> <ul style="list-style-type: none"> <li>– структуру команд центрального процессора и сопроцессора;</li> <li>– виды адресации данных в оперативной памяти, принципы преобразования виртуальных адресов в физические;</li> <li>– принципы оптимизации и отладки программного кода;</li> <li>– структуру программы в оперативной памяти ЭВМ;</li> <li>– способы соединения программного кода на ассемблере с программами, написанными на языках высокого уровня;</li> <li>– структуру и принципы формирования программного кода компиляторами языков структурного и объектно-ориентированного программирования;</li> </ul> <p><b>Уметь:</b></p> <ul style="list-style-type: none"> <li>– анализировать содержимое произвольного участка оперативной памяти, определять местонахождение команд и данных (объектов, переменных, массивов и т.д.);</li> <li>– анализировать машинный код и оценивать его качество с точки зрения оптимальности.</li> </ul> <p><b>Владеть:</b></p> <ul style="list-style-type: none"> <li>– навыками разработки программного обеспечения на ассемблере;</li> <li>– навыками дизассемблирования, отладки и оптимизации низкоуровневого программного кода с использованием отладчика.</li> </ul>

## 2. МЕСТО ДИСЦИПЛИНЫ В СТРУКТУРЕ ОБРАЗОВАТЕЛЬНОЙ ПРОГРАММЫ

Содержание дисциплины основывается и является логическим продолжением следующих дисциплин:

№	Наименование дисциплины (модуля)
1	Информатика
2	Основы программирования
3	Объектно-ориентированное программирование
4	Алгоритмы и структуры данных

Содержание дисциплины служит основой для изучения следующих дисциплин:

№	Наименование дисциплины (модуля)
1	Программирование микроконтроллеров
2	Микропроцессорные системы
3	Проектирование программно-аппаратных комплексов
4	Программно-аппаратные средства обеспечения информационной безопасности
5	Архитектура вычислительных систем
6	ЭВМ и периферийные устройства

### 3. ОБЪЁМ ДИСЦИПЛИНЫ

Общая трудоёмкость дисциплины составляет 4 зачётных единицы, 144 часа.

Вид учебной работы	Всего часов	Семестр № 6
Общая трудоёмкость дисциплины, час	144	144
<b>Контактная работа (аудиторные занятия), в т.ч.:</b>	51	51
лекции	17	17
лабораторные	34	34
практические	–	–
<b>Самостоятельная работа студентов, в том числе:</b>	93	93
Курсовой проект	–	–
Курсовая работа	–	–
Расчетно-графическое задание	–	–
Индивидуальное домашнее задание	–	–
<i>Другие виды самостоятельной работы</i>	57	57
Форма промежуточной аттестации (зачёт, экзамен)	экзамен	экзамен

### 4. СОДЕРЖАНИЕ ДИСЦИПЛИНЫ

#### 4.1. Наименование тем, их содержание и объём

##### Курс 3 Семестр №6

№ п/п	Наименование раздела (краткое содержание)	Объём на тематический раздел по видам учебной нагрузки, час			
		Лекции	Практические занятия	Лабораторные занятия	Самостоятельная работа
1.	Становление и эволюция цифровой вычислительной техники				

	Определение понятия «организация ЭВМ». Уровни детализации структуры вычислительной машины. Эволюция средств автоматизации вычислений. Концепция машины с хранимой в памяти программой. Типы структур вычислительных машин и систем. Перспективы совершенствования архитектуры ВМ и ВС.	1		2	2
2.	Архитектура системы команд				
	Классификация архитектур системы команд. Типы и форматы операндов. Типы команд. Форматы команд.	2		4	4
3.	Структурная организация электронных вычислительных машин. Архитектура Джона фон Неймана				
	Функциональная схема фон-Неймановской вычислительной машины. Микрооперации и микропрограммы. Цикл команды. Основные показатели и критерии эффективности вычислительных машин.	1		2	2
4.	Организация шин				
	Типы, иерархия, физическая реализация и арбитраж шин. Распределение линий шины. Протокол шины. Методы повышения эффективности и стандартизация шин. Надёжность и отказоустойчивость. Арбитраж шин.	2		3	3
5.	Память				
	Характеристики систем памяти. Иерархия запоминающих устройств. Основная память. Обнаружение и исправление ошибок. Стековая память. Ассоциативная память. Кэш-память. Понятие виртуальной памяти. Внешняя память.	3		6	6
6.	Устройства управления				
	Функции, модель, структура центрального устройства управления. Микропрограммный автомат с жёсткой логикой. Микропрограммный автомат с программируемой логикой.	1		3	3
7.	Системы ввода-вывода				
	Адресное пространство системы ввода/вывода. Периферийные устройства. Модули ввода/вывода. Методы управления вводом/выводом. Каналы и процессоры ввода/вывода. Организация прерываний в ЭВМ.	2		4	4
8.	Операционные устройства вычислительных машин				
	Аппаратная реализация целочисленных операций. Целочисленное деление, умножение, сложение и вычитание. Операционные устройства с плавающей запятой.	3		8	8
9.	Вычислительные системы класса SIMD				
	Векторные, векторно-конвейерные и матричные вычислительные системы. Ассоциативные вычислительные системы. Вычислительные системы с систолической структурой, с командными словами сверхбольшой длины и с явным параллелизмом команд.	1		1	1

10.	Вычислительные системы класса MIMD				
	Симметричные мультипроцессорные системы. Кластерные вычислительные системы. Системы с массовой параллельной обработкой. Вычислительные системы с неоднородным доступом к памяти, на базе транспьютеров и с обработкой по принципу волнового фронта.	1		1	1
	ВСЕГО	17	34		34

## 4.2. Содержание практических занятий

Практические занятия учебным планом не предусмотрены.

## 5. ФОНД ОЦЕНОЧНЫХ СРЕДСТВ ДЛЯ ПРОВЕДЕНИЯ ТЕКУЩЕГО КОНТРОЛЯ УСПЕВАЕМОСТИ, ПРОМЕЖУТОЧНОЙ АТТЕСТАЦИИ ПО ИТОГАМ ОСВОЕНИЯ ДИСЦИПЛИНЫ

### 5.1. Перечень контрольных вопросов (типовых заданий)

№ п/п	Наименование раздела дисциплины	Содержание вопросов (типовых заданий)
1	Становление и эволюция цифровой вычислительной техники	Этапы развития вычислительной техники. ЭВМ первого поколения на базе электронно-вакуумных ламп. ЭВМ на базе транзисторов и интегральных схем. Микропроцессорные ЭВМ. Характеристики современных вычислительных систем. Закон Мура. Технологический процесс. Перспективы развития вычислительной техники и систем искусственного интеллекта.
2	Вычислительные системы класса SIMD. Вычислительные системы класса MIMD	Классификация вычислительных систем по Флинну. Единицы для измерения производительности вычислительных систем. Пакеты программ для оценки производительности. Преимущества VLIW-архитектуры по сравнению с x86. Различия между CISC и RISC-системами. Для решения какого класса задач больше подходят системы с параллельной архитектурой? Отличия 64-разрядной и 32-разрядной архитектур. Распараллеливание вычислений с помощью графических ускорителей.
3	Структурная организация электронных вычислительных машин. Архитектура Джона фон Неймана. Устройства управления.	Структурная схема классической фон Неймановской архитектуры. Основные принципы архитектуры Джона фон Неймана. Цикл выполнения команды. Структура устройства управления. Принцип управления по хранимой в памяти программе. Кодирование команд. Код операции. Структура сегмента кода. Обеспечение последовательности выполнения команд. Назначение устройства управления и АЛУ. Порядок выборки команд из памяти. Какую информацию содержат поля <b>d</b> , <b>w</b> , <b>r/m</b> , <b>mod</b> в коде команды. В каком случае в коде команды присутствует байт <b>SIB</b> и какая в нём содержится информация?
4	Архитектура системы команд	Структура регистров центрального процессора. Назначение регистров ESP и EIP. Принцип работы команд CALL и RET. Использование указателя EBP для фиксирования адреса в стеке внутри подпрограммы. Назначение индексных регистров. Назначение флагов CF, AF, OF, ZF, SF. Написать последовательность команд, моделирующую выполнение команд PUSH, POP, PUSHAD, POPAD. Отличие команд DIV и IDIV.



		Почему команды SUB, ADD работают и со знаковыми и с беззнаковыми числами? Каким образом ЦП расширяет целые числа? Отличие знаковой и беззнаковой арифметики. Работа команд CMP, LOOP.
5	Организация шин	Характеристики шин USB, SATA, AGP, PCI-Express. Централизованный и децентрализованный арбитраж шин. Гнездо центрального процессора.
6	Операционные устройства вычислительных машин	Задачи по программированию на языке высокого уровня: 1. Написать на языке C++ подпрограмму, эмулирующую сложение 32-разрядных целых беззнаковых чисел, биты которых записаны в массивах. 2. Написать на языке C++ подпрограмму, эмулирующую деление 32-разрядных целых знаковых чисел. 3. Написать на ассемблере подпрограмму для сложения (вычитания, умножения) больших целых чисел длиной $n$ байт. 4. Написать на языке C++ подпрограмму для вывода вещественного числа типа double на экран, проанализировав его побитовое представление (порядок, мантисса).
7	Архитектура системы команд. Память	Способы адресации операндов в памяти. Явная и неявная адресация операндов. Назначение стека. Выделение памяти для локальных переменных и массивов. Отличие способов выделения памяти для глобальных и локальных переменных. Очистка стека. Чем в техническом смысле отличается передача аргумента в виде <code>void (t_item a)</code> , <code>void (t_item* a)</code> и <code>void (t_item&amp; a)</code> ? Куда помещается возвращаемое функцией значение. Задачи по программированию: 1. Определить местонахождение переменных и массивов, объявленных в программе, в сегменте данных. 2. Написать программу на ассемблере для заполнения массива длиной $n$ кубами чисел $1^3, 2^3, 3^3, \dots, n^3$ . 3. Написать на ассемблере подпрограмму <code>int eval(int* a, int* b, int n)</code> , которая возвращает значение выражения: $A = \sum_{i=1}^n \frac{a_i}{5} + i b_i$ 4. Написать на ассемблере подпрограмму <code>void output(double* a, int n)</code> для вывода на экран массива вещественных чисел в виде: <code>a[1] = ...; a[2] = ...;...</code> 5. С использованием команд сопроцессора написать подпрограмму <code>res (int n)</code> , возвращающую значение выражения: $R = \sum_{k=1}^n \left( \sin^2 \left( \frac{1}{k} \right) + \left( \cos^2 \left( \frac{1}{2k} \right) - 1 \right) \right)$
8	Архитектура системы команд. Память.	Соглашения о вызовах. Декорирование названий подпрограмм. Стили вызова <code>stdcall</code> , <code>cdecl</code> , <code>fastcall</code> , <code>pascal</code> . Отличие динамического и статического способа подключения dll-библиотеки. 1. Написать подпрограмму <code>count</code> в стиле <code>fastcall</code> , которая возвращает количество цифр в восьмеричном представлении числа $n$ . В основной программе ввести число $n$ с клавиатуры и вывести результат. Глобальные переменные в подпрограмме <code>count</code> использовать не разрешается.



		<pre> ... .data n dd ? .code count proc ... count endp start: ... ; Ввод числа n с клавиатуры ... ; Передать число n в качестве аргумента подпрограмме ... call count ; Вывод результата 2. Написать на ассемблере подпрограмму в стиле thiscall для сложения и произведения комплексных чисел и подключить её к классу на языке C++. class complex {     Double Re, Im;     complex operator + (const complex&amp; a);     complex operator * (const complex&amp; a); }; </pre>
9	Системы ввода-вывода	Адресное пространство ввода-вывода. Порты ввода-вывода. Действие команды процессора IN, OUT.

### **5.2. Перечень тем курсовых проектов, курсовых работ, их краткое содержание и объём.**

Курсовые работы и курсовые проекты по дисциплине «Организация ЭВМ и вычислительных систем» учебным планом не предусмотрены.

### **5.3. Перечень индивидуальных домашних заданий, расчетно-графических заданий.**

ИДЗ и РГЗ по дисциплине «Организация ЭВМ и вычислительных систем» учебным планом не предусмотрены.

### **5.4. Перечень контрольных работ**

Контрольные работы по дисциплине «Организация ЭВМ и вычислительных систем» учебным планом не предусмотрены.

## 6. ОСНОВНАЯ И ДОПОЛНИТЕЛЬНАЯ ЛИТЕРАТУРА

### 6.1. Перечень основной литературы

1. Цилькер Б.Я., Орлов С.А. Организация ЭВМ и систем: Учебник для вузов. – СПб.: Питер, 2006. – 686 с.: ил.
2. Юров В.И. Assembler. Учебник для вузов. 2-е изд. – СПб.: Питер, 2006.
3. Организация ЭВМ и систем. Основы программирования на языке Ассемблер: методические указания к выполнению лабораторных работ для студентов направлений бакалавриата 230100 – Информатика и вычислительная техника, 231000 – Программная инженерия и специальности 090303 – Информационная безопасность автоматизированных систем / сост.: А.И. Гарибов, О.В. Осипов. – Белгород: Изд-во БГТУ, 2014. – 35 с.
4. Мищенко В.К. Архитектура высокопроизводительных вычислительных систем [Электронный ресурс]: учебное пособие/ Мищенко В.К.– Электрон. текстовые данные.– Новосибирск: Новосибирский государственный технический университет, 2013.– 40 с.– Режим доступа: <http://www.iprbookshop.ru/44898>.– ЭБС «IPRbooks».
5. Богданов А.В. Архитектуры и топологии многопроцессорных вычислительных систем [Электронный ресурс]/ А.В. Богданов [и др.].– Электрон. текстовые данные.– М.: Интернет-Университет Информационных Технологий (ИНТУИТ), 2016.– 135 с.– Режим доступа: <http://www.iprbookshop.ru/52189>.– ЭБС «IPRbooks».
6. Чекмарев Ю.В. Вычислительные системы, сети и телекоммуникации [Электронный ресурс]/ Чекмарев Ю.В.– Электрон. текстовые данные.– М.: ДМК Пресс, 2013.– 184 с.– Режим доступа: <http://www.iprbookshop.ru/5083>.– ЭБС «IPRbooks».
7. Шандаров, Е.С. Архитектура вычислительных систем. Компьютерный лабораторный практикум. [Электронный ресурс] : Учебные пособия – Электрон. дан. – М. : ГУСУР, 2012. – 44 с. – Режим доступа: <http://e.lanbook.com/book/11261>.
8. Осипов О.В. Организация ЭВМ и вычислительных систем: методические указания к выполнению лабораторных работ для студентов специальности 090303.65 – Информационная безопасность автоматизированных систем / сост.: О.В. Осипов. – Белгород: Изд-во БГТУ, 2015. – 115 с.

### 6.2. Перечень дополнительной литературы

1. Каган Б. М. Электронные вычислительные машины и системы. М.: Энергоатомиздат, 1991.
2. Таненбаум, Э. Архитектура компьютера / Э. Таненбаум. – 4-е изд. – СПб.: Питер, 2003. – 698 с. – (Классика computer science). – ISBN 5-318-00298-6.
3. Пирогов, В. Ю. Ассемблер и дизассемблирование / В. Ю. Пирогов. – СПб. : БХВ-Петербург, 2006. – 447 с. + 1 эл. опт. диск (CD-ROM). – ISBN 5-94157-677-3.
4. Дашевский Л. Н., Шкабара Е. А. Как это начиналось (Воспоминания о создании первой отечественной электронной вычислительной машины – МЭСМ). – М.: «Знание», 1981. – 64 с. (Новое в жизни, науке, технике. Сер. «Математика, кибернетика», № 1).
5. Осипов О.В. Организация ЭВМ и вычислительных систем: методические указания к выполнению лабораторных работ для студентов специальности 090303.65 – Информационная безопасность автоматизированных систем / сост.: О.В. Осипов. – Белгород: Изд-во БГТУ, 2015. – 115 с. <https://elib.bstu.ru/Reader/Book/2015120716123448600000655786>
6. Гарибов А.И., Осипов О.В. Организация ЭВМ и систем. Основы программирования на языке Ассемблер: методические указания к выполнению лабораторных работ для студентов направлений бакалавриата 230100 – Информатика и вычислительная техника, 231000 – Программная инженерия и специальности 090303 – Информационная безопасность автоматизированных систем. – Белгород: Изд-во БГТУ, 2014. <https://elib.bstu.ru/Reader/Book/2014122611392220100000655116>
7. Гарибов А.И., Осипов О.В. Организация ЭВМ и систем. Основы программирования на языке Ассемблер: учеб. пособие для студентов направлений бакалавриата 230100, 231000 и

специальности 090303. – Белгород: Изд-во БГТУ, 2014.

<https://elib.bstu.ru/Reader/Book/2014121616343072700000658203>

8. Мищенко В.К. Архитектура высокопроизводительных вычислительных систем: учебное пособие – Новосибирск: Новосибирский государственный технический университет, 2013. <http://www.iprbookshop.ru/44898>

9. Богданов А.В., Корхов В.В., Мареев В.В., Станкова Е.Н. Архитектуры и топологии многопроцессорных вычислительных систем: учебник – М.: ИНТУИТ, 2016. <http://www.iprbookshop.ru/52189>

10. Чекмарев Ю.В. Вычислительные системы, сети и телекоммуникации: учебное пособие – М.: ДМК Пресс, 2013. <http://www.iprbookshop.ru/5083>

## Справочная и нормативная литература

1. ГОСТ 27201-87 Машины вычислительные электронные персональные. Типы, основные параметры, общие технические требования.
2. ГОСТ 2.708-81 Единая система конструкторской документации. Правила выполнения электрических схем цифровой вычислительной техники.
3. ГОСТ 25123-82 Машины вычислительные и системы обработки данных. Техническое задание. Порядок построения, изложения и оформления.
4. ГОСТ Р МЭК 62623-2015 Компьютеры настольные и ноутбуки. Измерение потребления энергии.
5. ГОСТ 25861-83 Машины вычислительные и системы обработки данных. Требования по электрической и механической безопасности и методы испытаний.
6. ГОСТ 24750-81 Средства технические вычислительной техники. Общие требования технической эстетики.
7. ГОСТ 23336-78 Машины вычислительные аналоговые и аналого-цифровые. Правила выполнения схем моделирования.

### **6.3. Перечень интернет ресурсов**

1. <http://prog-cpp.ru/asm/>
2. <http://www.club155.ru/x86cmd>
3. <http://asmworld.ru/>
4. <http://www.i-assembler.ru/>
5. [https://ru.wikipedia.org/wiki/Соглашение\\_о\\_вызове](https://ru.wikipedia.org/wiki/Соглашение_о_вызове)
6. <http://natalia.appmat.ru/c&c++/dll.html>

## **7. МАТЕРИАЛЬНО-ТЕХНИЧЕСКОЕ И ИНФОРМАЦИОННОЕ ОБЕСПЕЧЕНИЕ**

Учебные аудитории для проведения занятий лекционного типа, лабораторных занятий, групповых и индивидуальных консультаций, текущего контроля и промежуточной аттестации, а также помещения для самостоятельной работы обучающихся, оснащенные компьютерной техникой с возможностью подключения к сети "Интернет" и обеспечением доступа в электронную информационно-образовательную среду организации.

Используемое программное обеспечение:

1. Microsoft Office;
2. Microsoft Windows;
3. Kaspersky Endpoint Security 10 для Windows;
4. Среды программирования Dev C++ или CodeBlocks;
5. Пакет для компиляции ассемблерных программ masm32;
6. Отладчик 32-разрядных приложений OllyDbg.

## 8. УТВЕРЖДЕНИЕ РАБОЧЕЙ ПРОГРАММЫ

Утверждение рабочей программы без изменений  
Рабочая программа без изменений утверждена на 2016/2017 учебный год.

Протокол № 12 заседания кафедры от «20» 06 2016 г.

Заведующий кафедрой \_\_\_\_\_ В.М. Поляков  
подпись ФИО

Директор института \_\_\_\_\_ А.В. Белоусов

## 8. УТВЕРЖДЕНИЕ РАБОЧЕЙ ПРОГРАММЫ

Утверждение рабочей программы без изменений  
Рабочая программа без изменений утверждена на 2017/2018 учебный год.

Протокол № 11 заседания кафедры от «22» 05 2017 г.

Заведующий кафедрой \_\_\_\_\_ В.М. Поляков  
подпись, ФИО

Директор института \_\_\_\_\_ А.В. Белоусов

## 8. УТВЕРЖДЕНИЕ РАБОЧЕЙ ПРОГРАММЫ


Утверждение рабочей программы без изменений  
Рабочая программа без изменений утверждена на 2018/2019 учебный год.

Протокол № 10 заседания кафедры от «21» 05 2018 г.

Заведующий кафедрой \_\_\_\_\_ В.М. Поляков

  
подпись, ФИО

Директор института \_\_\_\_\_ А.В. Белоусов





## ПРИЛОЖЕНИЯ

**Приложение №1.** Методические указания для обучающегося по освоению дисциплины.

Дисциплина «Организация ЭВМ и вычислительных систем» входит в блок дисциплин по выбору учебного плана специальности 09.03.01 «Информатика и вычислительная техника». Для успешного освоения курса требуются знания основ программирования и информатики.

Курс «Организация ЭВМ и вычислительных систем» предшествует дисциплине «Архитектура вычислительных систем». Целью курса является изучение принципов работы процессора с памятью, целыми и вещественными числами. Также рассматриваются вопросы организации ЭВМ и вычислительных систем различного типа, тенденции развития вычислительной техники, устройство современных ЭВМ и их отдельных компонентов. На практических занятиях обучающиеся осваивают программирование на C++ и ассемблере с использованием отладчика OllyDbg.

Методические указания к выполнению практических работ даны в пособии:

Осипов О.В. Организация ЭВМ и вычислительных систем: методические указания к выполнению лабораторных работ для студентов специальности 090303.65 – Информационная безопасность автоматизированных систем / сост.: О.В. Осипов. – Белгород: Изд-во БГТУ, 2015. – 115 с.
--

Для выполнения практических работ обучающийся литературу, перечисленную в списке основной литературы пункта 6.1.

Учебный план предусматривает проведение практических занятий. Итоговый контроль знаний осуществляется в форме зачёта.

Основной целью курса является выработка у обучающихся понимания работы программ на уровне команд процессора, получения навыков дизассемблирования, анализа и оптимизации машинного кода.

## 8. УТВЕРЖДЕНИЕ РАБОЧЕЙ ПРОГРАММЫ

Утверждение рабочей программы без изменений  
Рабочая программа без изменений утверждена на 2019/2020 учебный  
год.

Протокол № 10 заседания кафедры от «18» мая 2019 г.

Заведующий кафедрой \_\_\_\_\_ В.М. Поляков  
подпись, ФИО

Директор института \_\_\_\_\_ А.В. Белоусов

## 8. УТВЕРЖДЕНИЕ РАБОЧЕЙ ПРОГРАММЫ

Утверждение рабочей программы без изменений  
Рабочая программа без изменений утверждена на 20~~20~~/20~~21~~ уч. год.

Протокол № 8 заседания кафедры от «21» 04 2020 г.

Заведующий кафедрой \_\_\_\_\_ Поляков В.М.  
подпись, ФИО

Директор института \_\_\_\_\_ Белоусов А.В.  
подпись, ФИО

## 7. УТВЕРЖДЕНИЕ РАБОЧЕЙ ПРОГРАММЫ

Рабочая программа утверждена на 2021/2022 учебный год  
без изменений<sup>2</sup>

Протокол № 8 заседания кафедры от « 15 » мая 2021 г.

Заведующий кафедрой \_\_\_\_\_

подпись, ФИО

*Полков В.М.*

Директор института \_\_\_\_\_

подпись, ФИО

*Белоусов А.В.*

<sup>1</sup> Заполняется каждый учебный год на отдельных листах

<sup>2</sup> Нужно подчеркнуть